

نموذج وصف مقرر دراسي	
Code & No. : EE 2121	الرقم والرمز : ٢١٢١ كهر
Course : Logic Design Laboratory	اسم المقرر : معمل التصميم المنطقي
Credits : 1(0,0,3)	الوحدات الدراسية : ١ (٣,٠,٠)
Pre-requisite :	متطلب سابق :
Co-requisite : EE 2111	متطلب مرافق : ٢١١١ كهر
Level : 5 th	المستوى : الخامس
التعريف بمختبر التصميم المنطقي؛ مقدمة إلى البوابات المنطقية؛ الدوال الثنائية باستخدام بوابات الإضافة والاختيار؛ تنفيذ بوابات نفي الإضافة و نفي الاختيار؛ الاختيار المستبعد والجامع؛ تصميم الدوائر المركبة؛ مقدمة إلى مبادئ دوائر الصعود والهبوط؛ تصميم الدوائر التسلسلية؛ المصفوفات المنطقية المدرجة.	
Familiarization with logic circuits laboratory; introduction to logic gates; implementation of Boolean functions using AND and OR gates; NAND and NOR implementation; XOR and address decoder; design of combinational circuits; flip-flops; design of sequential circuits; sequential PLA's.	
Text Books	الكتب المقررة:
Moris, "Digital Design", Prentice Hall, Last Edition.	
References	المراجع:
موافقة مجلس القسم بجلسته للعام الدراسي	موافقة مجلس الكلية بجلسته للعام الدراسي
١٤٢٩/١٤٢٨ هـ والتي عقدت بتاريخ / ١٤٢٩ هـ	١٤٢٩/١٤٢٨ هـ والتي عقدت بتاريخ / ١٤٢٩ هـ

عميد الكلية:	رئيس القسم
الاسم:	الاسم:
التوقيع:	التوقيع:
	الختم