

نموذج وصف مقرر دراسي	
Code & No. : EE 3541	الرقم والرمز : ٣٥٤١ كهر
Course : Introduction to Microprocessors	اسم المقرر : مقدمة في المعالجات الصغرى
Credits : 3(3,1,0)	الوحدات الدراسية : ٣ (٣ ، ١ ، ٠)
Pre-requisite : EE 2111 Co-requisite :	متطلب سابق : ٢١١١ كهر متطلب مرافق :
Level : 6 th	المستوى : السادس
معماريات المعالجات الصغرى؛ أساليب العنوان؛ مجموعة التعليمات؛ البرمجة بلغة التجميع؛ نظم المقاطعة؛ أجهزة الإدخال والإخراج والتوقيت؛ أجهزة الذاكرة؛ اتجاهات مستقبلية لنظم المعالجات الصغرى.	
Microprocessors architecture; addressing modes and techniques; instruction set; assembly language programming; interrupt systems; input/output devices and timing; memory devices; future trends in microprocessors.	
Text Books	الكتب المقررة:
Triebel and Singh, "The 8088 and 8085 Microprocessors", Prentice Hall, Last Edition.	
References	المراجع:
موافقة مجلس القسم بجلسته للعام الدراسي ١٤٢٨/١٤٢٩ هـ / والتي عقدت بتاريخ / ١٤٢٩ هـ	موافقة مجلس الكلية بجلسته للعام الدراسي ١٤٢٨/١٤٢٩ هـ / والتي عقدت بتاريخ / ١٤٢٩ هـ

عميد الكلية:	رئيس القسم
الاسم:	الاسم:
التوقيع:	التوقيع:
الختم	