

نموذج وصف مقرر دراسي	
Code & No. : EE 3551	الرقم والرمز : ٣٥٥١ كهر
Course: Microprocessor Laboratory	اسم المقرر : معمل المعالجات الصغرى
Credits : 1(0,0,3)	الوحدات الدراسية : (٣،٠،٠)١
Pre-requisite : EE 2111 Co-requisite : EE 3541	متطلب سابق : ٢١١١ كهر متطلب مرافق : ٣٥٤١ كهر
Level : 6 th	المستوى : السادس
معماريات المعالجات الصغرى؛ أساليب وأنماط العنونة ؛ مجموعة التعليمات؛ البرمجة بلغة التجميع؛ نظم المقاطعة (Interrupts)؛ ربط أجهزة الإدخال والإخراج والتوقيت؛ أوامر الإدخال والإخراج. مشروع. الحاكمات الصغرى: برمجتها وربطها.	
Microprocessor hardware models. Instruction sets. Assembly language programming and debugging. Memory and input/output mapping. Input and output instructions. Input/output interfacing., parallel and serial port interfacing, timer, interrupt controller interfacing, Introduction to interrupts. Project. Micro-controllers: programming and interface.	
Text Books	الكتب المقررة:
Triebel and Singh, "The 8088 and 8085 Microprocessors", Prentice Hall, Last Edition.	
References	المراجع:
موافقة مجلس الكلية بجلسته للعام الدراسي ١٤٢٨/١٤٢٩ هـ والتي عقدت بتاريخ / ١٤٢٩ هـ	موافقة مجلس القسم بجلسته للعام الدراسي ١٤٢٨/١٤٢٩ هـ والتي عقدت بتاريخ / ١٤٢٩ هـ

عميد الكلية:	الختتم	رئيس القسم
الاسم:		الاسم:
التوقيع:		التوقيع: